

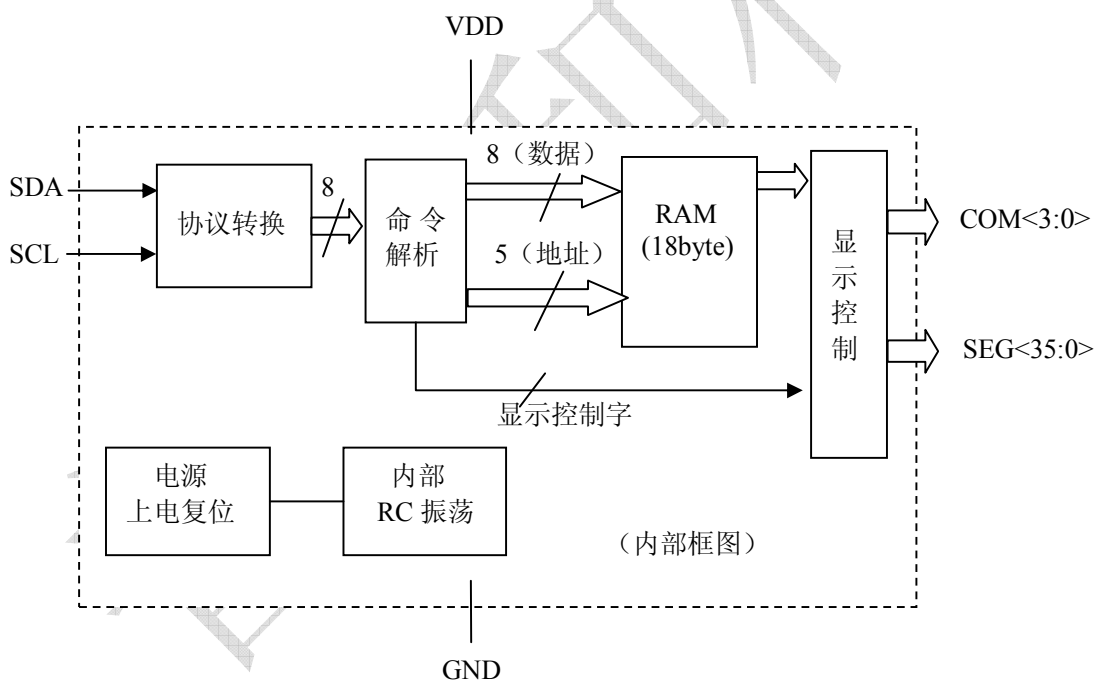
一：概述

TM1726 是 4×36 LCD 显示驱动控制专用电路，最多可以显示 144 段。内部集成有 MCU 两线数字接口、数据锁存器、LCD 驱动等电路。支持 1/3BIAS, 1/2BIAS, LINE 翻转, FRAME 翻转, 支持 3V/5V 的 LCD 屏。所有设置均通过 2 线串行接口传输数据。主要应用于段码 LCD 显示屏产品驱动。

二：特性说明

- 采用低功耗CMOS工艺
- 36×4点LCD驱动
- 1/2或1/3LCD驱动偏压可选
- 支持FRAME和LINE两种驱动波形, 选用FRAME功耗更低
- 串行接口 (SDA , SCL)
- 振荡方式: 内置RC振荡, 典型振荡频率为95KHZ
- 封装形式: LQFP44。

三：原理框图



四：引脚排列和引脚说明

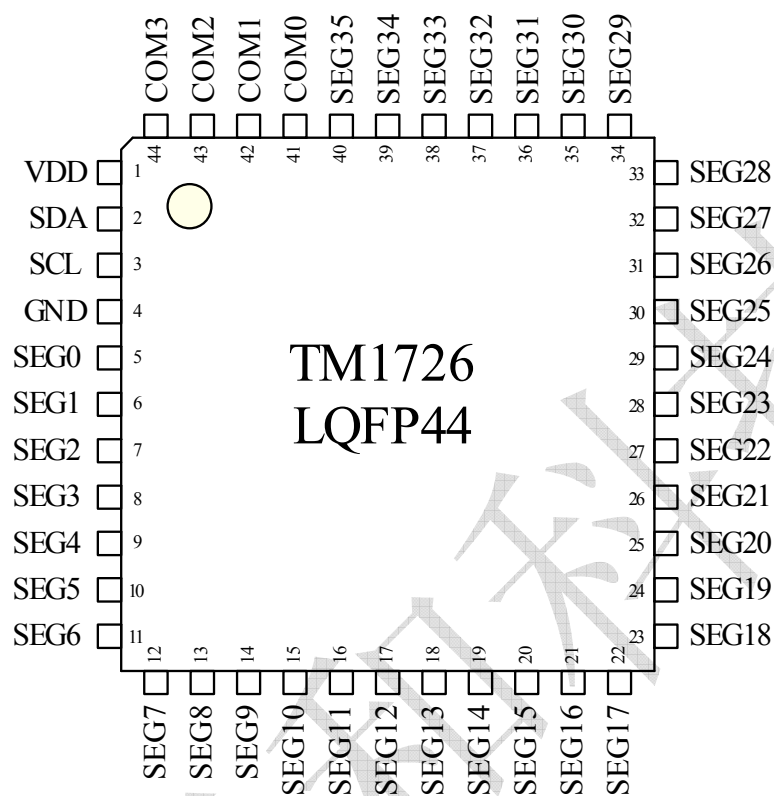


图 2: TM1726-LQFP44 引脚排列

引脚说明

引脚序号	引脚名称	功能描述
2	SDA	2 线串行通讯数据输入
3	SCL	2 线串行通讯时钟输入
41-44	COM0-COM3	位驱动
5-40	SEG0-SEG35	段驱动
4	GND	系统地
1	VDD	电源

五：显示 RAM 分布

该寄存器存储通过串行接口从外部器件送到 TM1726 的数据，地址从 00-11H 共 18 个字节单元，分别与芯片 SEG 和 COM 管脚所接的 LCD 灯对应，地址分配如下表：

	B0	B1	B2	B3	B4	B5	B6	B7
RAM 地址	COM0	COM1	COM2	COM3	COM0	COM1	COM2	COM3
00H	SEG0			SEG1				
01H	SEG2			SEG3				
02H	SEG4			SEG5				
03H	SEG6			SEG7				
04H	SEG8			SEG9				
05H	SEG10			SEG11				
06H	SEG12			SEG13				
07H	SEG14			SEG15				
08H	SEG16			SEG17				
09H	SEG18			SEG19				
0AH	SEG20			SEG21				
0BH	SEG22			SEG23				
0CH	SEG24			SEG25				
0DH	SEG26			SEG27				
0EH	SEG28			SEG29				
0FH	SEG30			SEG31				
10H	SEG32			SEG33				
11H	SEG34			SEG35				

表 1：RAM 地址分配

六：通讯协议

TM1726 采用 2 线串行传输协议通讯。

1: 开始信号 (START) / 结束信号 (STOP)

开始信号：保持 SCL 为“1”电平，SDA 从“1”跳“0”，认为是开始信号，如(图 3)A 段；

结束信号：保持 SCL 为“1”电平，SDA 从“0”跳“1”，认为是结束信号，如(图 3)E 段；

2: ACK 信号

如果本次通讯正常，芯片在串行通讯的第 8 个时钟下降沿后，TM1726 主动把 SDA 拉低。直到检测到 SCL 来了上升沿，SDA 释放为输入状态(对芯片而言)，如(图 3)D 段。

3: 写“1”和写“0”。

写“1”：保持 SDA 为“1”电平，SCL 从“0”跳到“1”，再从“1”跳到“0”，则认为是写入“1”如(图 3)B 段。

写“0”：保持 SDA 为“0”电平，SCL 从“0”跳到“1”，再从“1”跳到“0”，则认为是写入“0”如(图 3)C 段。

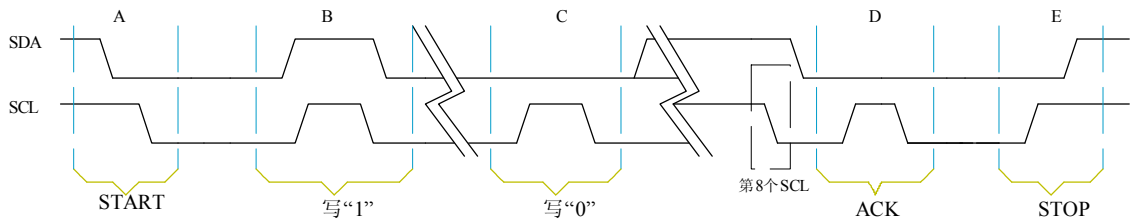


图 3

4: 一个字节数据传输格式

一个字节的传输格式如图 4, 数据发送时 LSB 在前, MSB 在后。

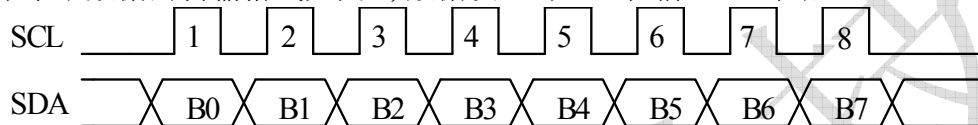


图 4

5: 显示控制命令

B7	B6	B5	B4	B3	B2	B1	B0
0	TESE	STANDBY	LF	BIAS	PWM2	PWM1	PWM0

TEST: =0, 正常工作模式; =1 测试模式。在测试模式下, 芯片工作的时钟切换为 SCL, 当从正常工作模式切换为测试模式, 芯片的显示周期复位, 重新开始新的扫描周期。

STANDBY: =0, 待机模式; =1, 正常工作模式。在待机模式下 SEG 和 COM 均被拉高, 内部振荡器停止工作。

LF: =0, LINE 模式; =1 FRAME 模式。

BIAS: =0, 1/3BIAS; =1, 1/2BIAS

PWM: 显示亮度调节只能对 3V 电压驱动的屏有效, 如果使用 5V 液晶屏, 不满意显示亮度, 可调节 IC 的供电电压 (见表 2)。

PWM<2:0>	驱动电压 (V)	说明
111	5.0	驱动 5V 的屏
110	3.3	驱动 3V 的屏
101	3.2	
100	3.1	
011	3.0	
010	2.9	
001	2.8	
000	2.7	

表 2: PWM 设置对应驱动电压

6: 数据命令

B7	B6	B5	B4	B3	B2	B1	B0
1	1	0	起始地址				

设置的地址为起始地址。地址范围为 00H-11H。

7: 发送显示控制命令格式

开始信号	显示控制命令	ack	结束信号
------	--------	-----	------

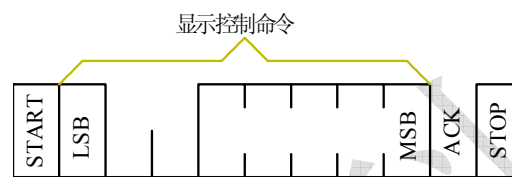


图 5

数据发送时 LSB 在前，MSB 在后

8: 发送显示数据格式

开始信号	数据命令	ack	数据 1	ack	数据 2	ack	...	数据 n(结束)	ack	结束信号
------	------	-----	------	-----	------	-----	-----	----------	-----	------

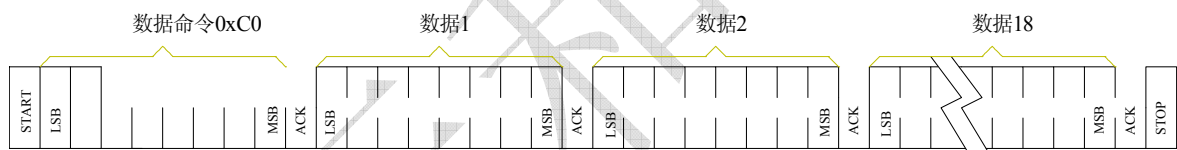


图 6

数据发送以“START”开始，以“STOP”结束。数据发送时 LSB 在前，MSB 在后。

显示数据的发送仅支持地址自动加一方式，即每接收 1BYTE 数据，地址自动加一，不需要重新设置地址。TM1726 内部 RAM 有 32 个字节地址 (00—1FH)，实际用到的显示 RAM 只有 00H—11H (18BYTE)，当地址为 11H，继续发送数据，地址加一，由于显示 RAM 只有 18BYTE，因此不影响芯片显示 RAM。当地址为 1FH 时，继续发送数据，地址加一，地址返回首地址，等于 00H，将改写 00H 单元的内容。

七： 程序流程图：

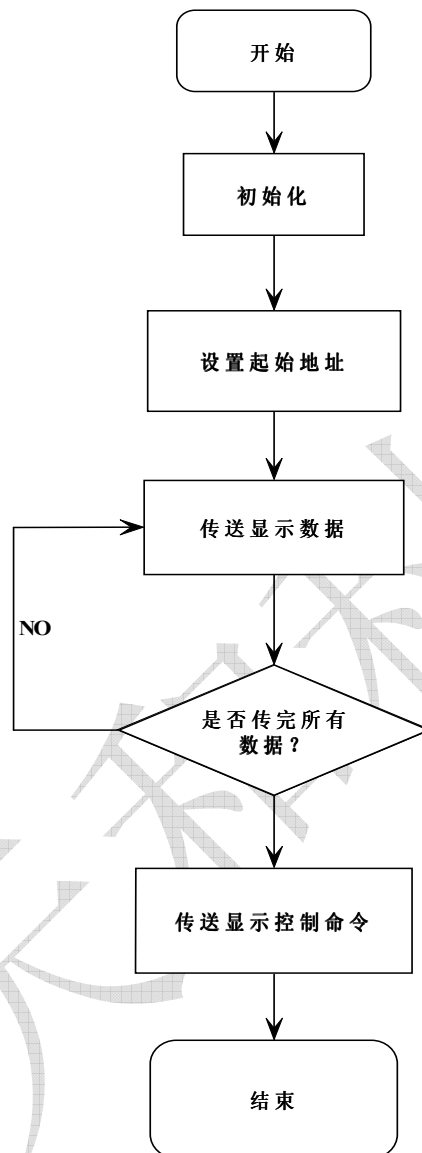


图7：流程图

八：显示程序例子：

下面是用C51单片机把TM1726显存写满0xA5并显示出来为例子的C程序

```
//MCU:AT89S52
//MCU晶振: 11.0592MHZ
//开发环境: Keil uVision3
#include<REG52.H>
#include<intrins.h>

#define uint unsigned int
#define uchar unsigned char

sbit SDA=P1^0;    //定义SDA数据线
sbit SCL=P1^1;    //定义SCL时钟线
//*****
void delay(uint z)    //n毫秒延时子程序
{
    uint x,y;
    for(x=z;x>0;x--)
        for(y=112;y>0;y--);
}
//*****
void start()    //START信号
{
    SCL=1;    //SCL为高电平的时候
    SDA=1;    // SDA来一个下降沿
    SDA=0;
}
//*****
void stop()    //STOP信号
{
    _nop_();_nop_();
    SDA=0;
    SCL=1;    //SCL为高电平的时候
    _nop_();_nop_();_nop_();
    SDA=1;    //SDA来一个下降沿
    _nop_();_nop_();
}
//*****
void ack()    //应答信号
{
    SDA=1;
```

```

    _nop_();
    while(SDA);    //第8个信号后，等待芯片把总线拉低
    SCL=0;        //主机给出一个上升沿
    SCL=1;
    SCL=0;
    SDA=0;        //当前状态为芯片释放为输入
}
//*****

void write(uchar date8)    //写一个字节子程序
{
    uchar i, j;
    j=date8;
    SCL=0;        // SCL为低电平
    for(i=0;i<8;i++)
    {
        if(j&0x01) //检测SDA电平
            SDA=1;
        else
            SDA=0;
        SCL=0;
        SCL=1;    //SCL上升沿，数据被写入
        SCL=0;
        j>>=1;
    }
}
//*****

void send_cmd(uchar temp)    //发送显示控制命令子程序
{
    start();    //开始信号
    write(temp); //写入一个8位的命令，低位在前，高位在后
    ack();    //应答信号
    stop();    //停止信号
}
//*****

void send_data(uchar cmd,uchar d1)    // 写显存子程序
{
    uchar num;
    start();    //开始信号
    write(cmd); //写入一个8位的命令，低位在前，高位在后
}

```



```
ack();          //应答信号
for(num=0;num<18;num++) //写入显存数据
{
    write(d1);    //写入的数据
    ack();        //应答信号
}
stop();         //停止信号
}
//*****
void init()     //MCU初始化
{
    P1=0XFF;
}
//*****
void main(void) //主程序
{
    init();     //初始化
    send_data(0xC0, 0xA5); //设置首地址, 并写入数据
    send_cmd(0x27); //设置显示控制命令 : 1/3BIAS, LINE模式, 驱动5V
LCD屏。
    while(1);  //循环等待
}
//*****程序结束*****
```

九：驱动波形

以 seg0-com3 点亮 其它段灭为例子, 给出驱动波形图

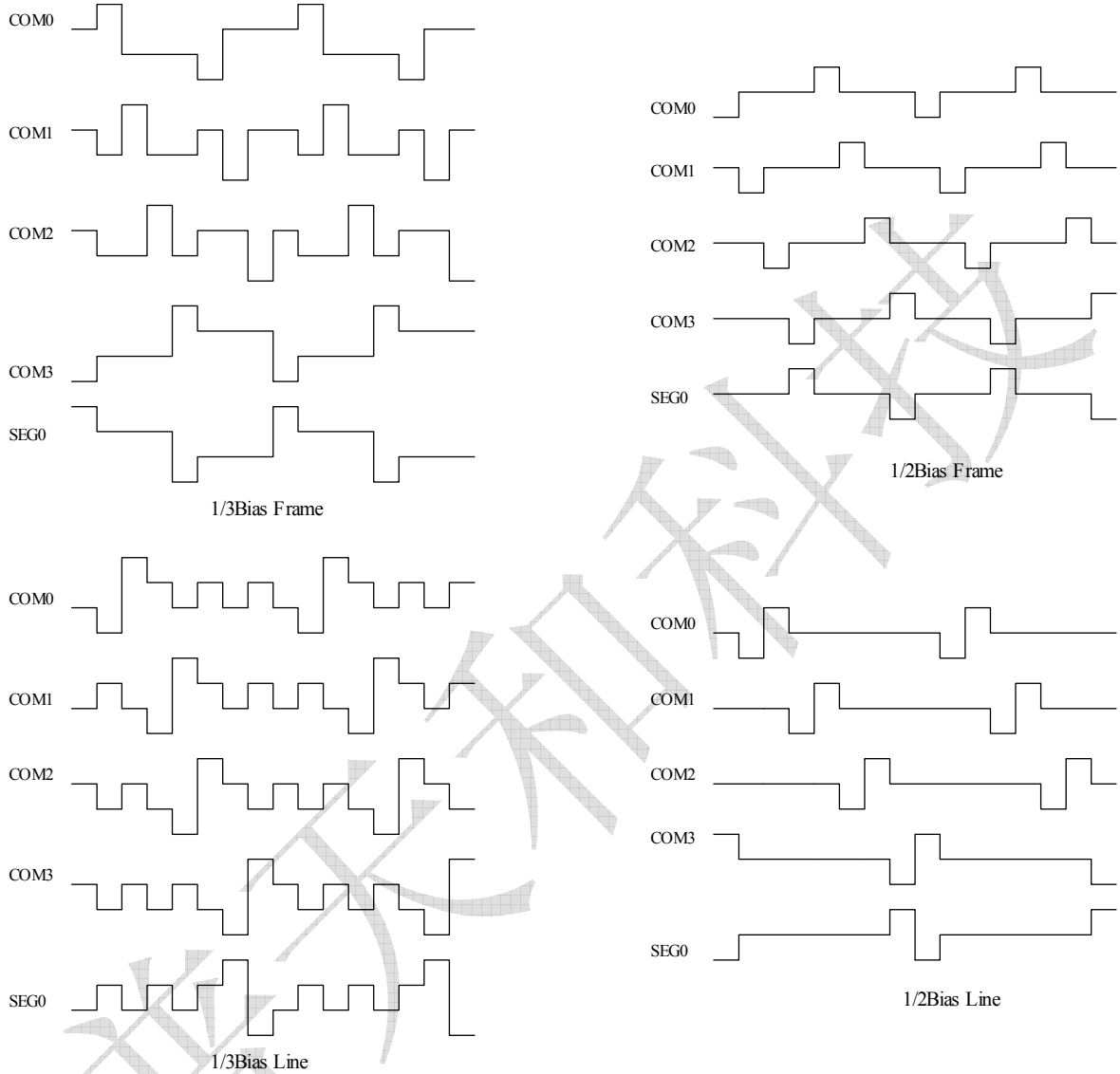


图 8

十：电气参数：

1: 极限参数 ($T_a = 25^\circ\text{C}$, $V_{SS} = 0\text{ V}$)

参数	符号	范围	单位
逻辑电源电压	VDD	-0.5 ~ +6.0	V
逻辑输入电压	VI1	-0.5 ~ VDD + 0.5	V
工作温度	Topt	-40 ~ +105	$^\circ\text{C}$
储存温度	Tstg	-65 ~ +150	$^\circ\text{C}$

2: 正常工作范围电气特性 ($T_a = -20 \sim +70^\circ\text{C}$, $V_{DD} = 5\text{V}$, $V_{SS} = 0\text{V}$)

参数	符号	最小	典型	最大	单位	测试条件
逻辑电源电压	VDD	-	5.0	-	V	-
正常工作电流	IDD	-	10	-	μA	
待机电流	IDD0	-	-	1	μA	
高电平输入电压	VIH	0.65 VDD	-	VDD	V	
低电平输入电压	VIL	0	-	0.4 VDD	V	-
LCD COM输出电流	IOH1	-120	-150	-	μA	COM0~COM3 $V_o=4.5\text{V}$
LCD COM输入电流	IOL1	80	100	-	μA	COM0~COM3 $V_o=0.5\text{V}$
LCD SEG输出电流	IOH2	-80	-150	-	μA	SEF0~SEG35 $V_o=4.5\text{V}$
LCD SEG输入电流	IOL2	80	100	-	μA	SEF0~SEG35 $V_o=0.5\text{V}$

3: 开关特性 ($T_a = -20 \sim +70^\circ\text{C}$, $V_{DD} = 5\text{V}$)

参数	符号	最小	典型	最大	单位	测试条件
振荡频率	fosc	-	95	-	KHz	
最大时钟频率	fmax	12	-	-	KHz	占空比50%

4: 时序特性 ($T_a = -20 \sim +70^\circ\text{C}$, $V_{DD} = 5\text{V}$)

参数	符号	最小	典型	最大	单位	测试条件
时钟脉冲宽度	PWCLK	400	-	-	ns	-
数据建立时间	tSETUP	100	-	-	ns	-
数据保持时间	tHOLD	100	-	-	ns	-

5: 时序波形图:

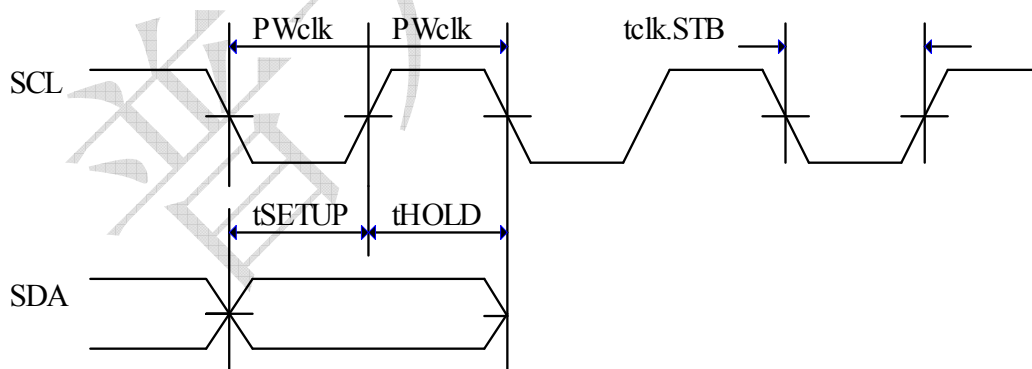


图 9: 时序波形图

十一、绑定图:

Unit:um

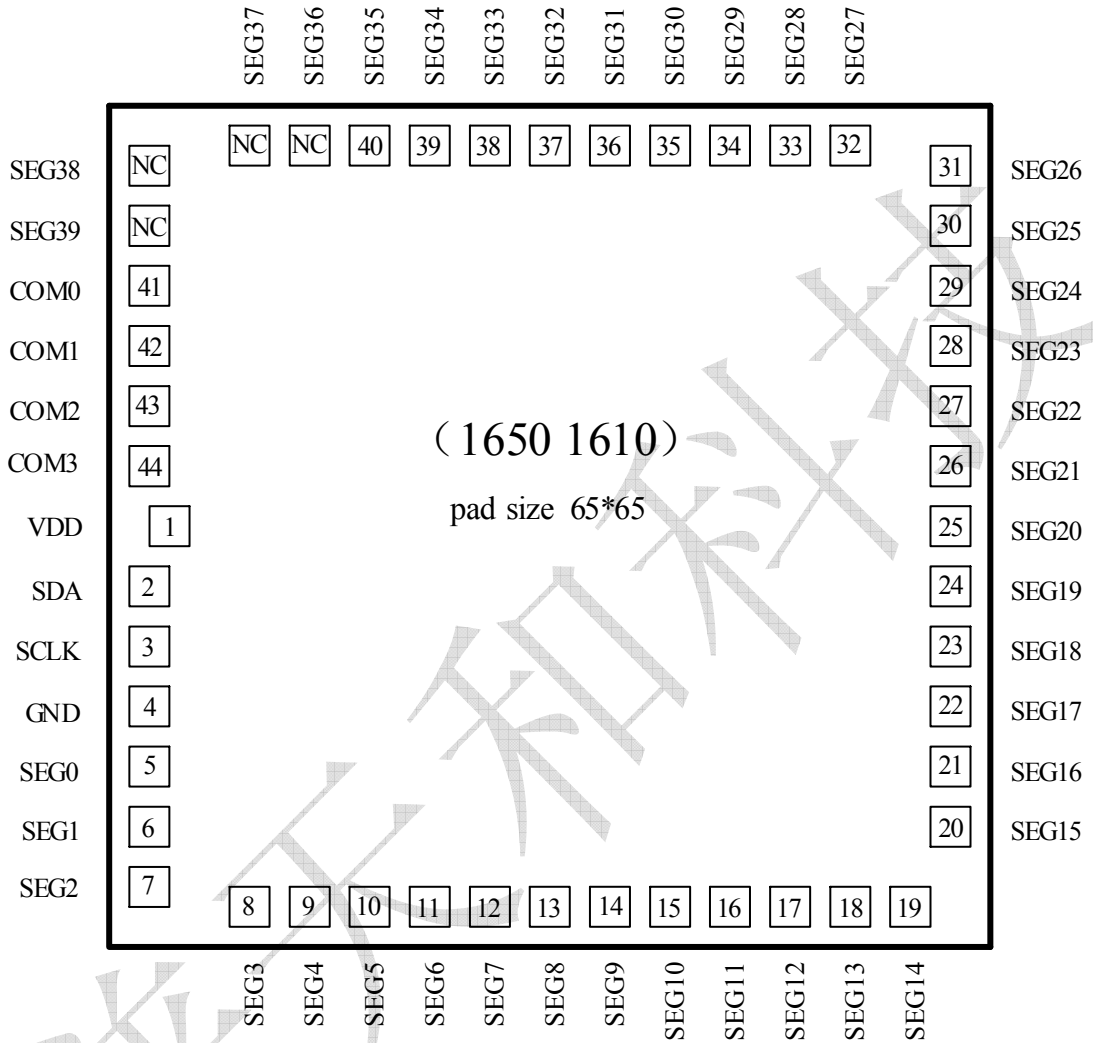


图 10

管脚座标:

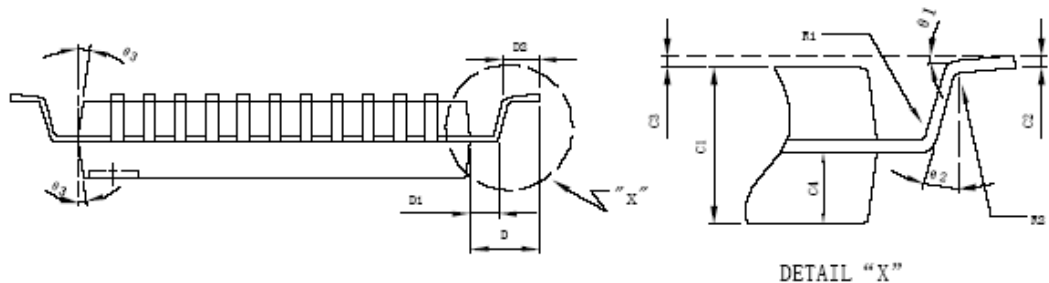
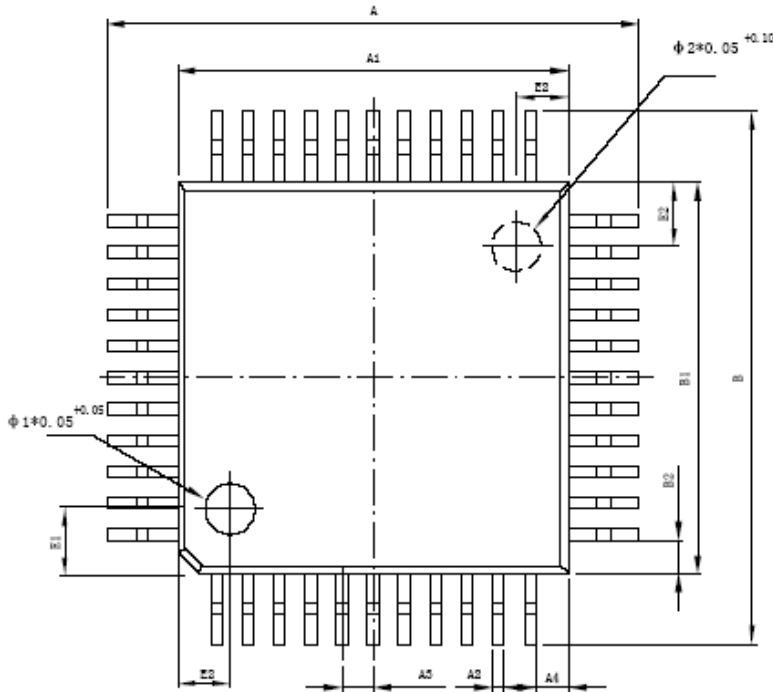
Unit:um

Pad No.	X	Y	Pad No.	X	Y
1	149	811	25	1541	820
2	113	696	26	1541	930
3	113	586	27	1541	1040
4	113	476	28	1541	1150
5	113	366	29	1541	1260
6	113	256	30	1541	1370
7	113	146	31	1541	1480
8	291	110	32	1383	1500
9	401	110	33	1273	1500
10	511	110	34	1163	1500
11	621	110	35	1053	1500
12	731	110	36	943	1500
13	841	110	37	833	1500
14	951	110	38	723	1500
15	1061	110	39	613	1500
16	1171	110	40	503	1500
17	1281	110	NC	393	1500
18	1391	110	NC	283	1500
19	1500	110	NC	113	1473
20	1541	270	NC	113	1363
21	1541	380	41	113	1253
22	1541	490	42	113	1143
23	1541	600	43	113	1033
24	1541	710	44	113	923

十二： 封装

LQFP44

标注	尺寸	最小 (mm)	最大 (mm)	标注	尺寸	最小 (mm)	最大 (mm)
A		13.20	14.00	D		1.8 TYP	
A (短脚)		12.90	13.50	D (短脚)		1.6 TYP	
A1		9.90	10.10	D1		0.80 TYP	
A2		0.30	0.375	D2		0.60	1.00
A3		0.67	0.93	E1		1.34	1.42
A4		0.85 TYP		E2		1.37	1.45
B		13.20	14.00	R1		0.13MIN	
B (短脚)		12.90	13.50	R2		0.13	0.3
B1		9.90	10.10	Φ1		1.5 TYP	
B2		0.85 TYP		Φ2		1.5 TYP	
C1		1.90	2.10	θ1		4° TYP	
C2		0.11	0.23	θ2		20° TYP	
C3		0.05	0.20	θ3		8° TYP	
C4		0.904	0.944				



(以上电路及规格仅供参考, 如本公司进行修正, 恕不另行通知。)